# This Page Is Inserted by IFW Operations and is not a part of the Official Record

# **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

## (9) 日本国特許庁 (JP)

①特許出願公開

# <sup>®</sup>公開特許公報(A)

昭57—94785

① Int. Cl.<sup>3</sup>
G 09 G 1/06
G 06 F 3/02

3/153

識別記号

庁内整理番号 7013—5 C 6798—5 B

2116-5B

43公開 昭和57年(1982)6月12日

発明の数 1 審査請求 未請求

(全 6 頁)

50キーボードディスプレイ装置の表示制御方式

20特

顧 昭55-170736

❷出

顧 昭55(1980)12月3日

**⑫**発 明 者 葭葉豊

東京都大田区中馬込1丁目3番

6号株式会社リコー内

の出 願 人 株式会社リコー

東京都大田区中馬込1丁目3番

6号

仍代 理 人 弁理士 宮川俊崇

#### 明報

### 1.発明の名称

キーポードディスプレイ装置の表示制御方式 2. 特許請求の範囲

キーボードと陰極部管と側側手段とからなりに キーボードデイスでは、 を関係において、いての行とについてとの行とについてと最初の行とについてといてといいです。 を記憶する手段を設け、前記キールグウンの 指定、カールアツブまたはスクロールグウンの 指定によった。表示画面上の任意の範囲の表示・ル を記したのかがスクロールアツブまたは、表示画の任意のの によったがスクロールアツブまたは、 たいを範囲の表示・ル があることを特徴とする 表示動詞方式。

### 8.発明の詳細な説明

との発明は、キーボードと陰極療管(CRT) と制御手段とからなるキーボードディスプレイ 装置の表示制和方式に関し、特に表示面面上へ 常に表示しておきたい部分は、表示容量を組え るデータが入力されてもスクロールされず、指 定した部分のみがスクロールできるようにして 操作性をよくし、排操作の防止と処理能率の向 上とを可能にした表示制御方式を提供する。

キーボードディスプレイ装置すなわち、いわゆるターミナル装置では、一般に12インチ(約30m)のCRTを使用しているので、画面の表示容量は24行が標準的である。そのため、25行以上のデータを表示することはできない。

そこで、 使来のターミナル製圏では、 面を 体のスクロールアンブあるいはスクロールを か が行えるように構成されており、 表示容量を 超える例えば 2 5 行目を入力すると、 今まで表示されていた 1 ~ 2 4 行の全体が 1 行ずつスクロールアンブされ、 1 替上の 1 行目が画面入力す 補えてしまう。 さらに、 次の 2 6 行目を入力す れば、 1 番上に表示されている原の 2 行目が画面から消えることになる。

第1図は、メーミナル装置によつて作成した い表の一例である。図面において、#1~#3 1はそれぞれ表の1~31行目を示す。

- 2 -

特開昭57- 94785(2)

従来の表示容量が24行のターミナル接世では、第1図の1~24行目#1~#24が表示されている状態で、次の25行目を入力すると、画面全体がスクロールアップされて1行目#1のタイトル表示が画面から消え、さらに26行目を入力すると、2行目#2の西歴年の表示も消えることになる。そのため、31行目#31の合計を入力した時点では、表示画面上からは何のデータであるのかを知ることができなくなる。

このように、従来のターミナル装置を使用する場合には、オペレータは入力操作に際して、タイトルや西屋年等の重要な項目については覚えておく必要がある。その結果、操作性が低下し、場合によつでは誤入力操作を行うおそれがあり、等に伝票形式等で作成されたデータに基づいて入力操作を行う場合には、その処理能率も考しく低下する等の不都合がある。

そこで、この発明の扱 示制 御方式では、この ような従来のターミナル装置における不都合を

**-3** -

ポード、2 は削加部、3 はアドレス制御部、4 はリフレッシュメモリ、5 は表示駆動部、6 は C R T を示す。

キーボード1の操作によつて発生されるキー 入力は、制御部2によつてコントロール信号と データ DATA とに分類され、コントロール信号 についてはその情報が解説される。

このコントロール信号によつて、アドレス制 御部3や表示駆動部5の制御、あるいは図示されない外部機器とのヘンドリング等が行われる。

リフレッシュメモリ4は、通常の場合にはCBT6の表示容量と同じ容量を有しており、第1回の表を作成するとすれば、その1~24行目#1~#24のデータDATAが、アドレス制御部3によつて指定されるアドレスへ原次記憶される。したがつて、CRT6の表示画面上には、第1回の#1~#24に示す24行分のデータが表示される。

そして、すでに説明したように、スクロール フップの場合には、第1図の25行目のデータ 解決し、操作上から常に表示させておきたいタイトルやスケール等の固定パターンは、表示容・量を超える入力によつても画面から消えないようにして操作性を向上させ、誤入力操作の発生を抑制するとともに、処理能率を高めることを目的とする。

そのために、この発明のキーボードディスプーレイ装置の表示制御方式においては、スクロールさせたい最初の行と最後の行とにはするチンのカンでは、キーボードから入力されるスクロールでも入力されるスクロールではメクロールがの範囲の表示データだけせるスクロールできるように制御している。

理解を容易にするために、従来のターミナル 装置について、先に説明する。

第2図は、 従来のターミナル装置の保成を示すプロック図である。 図面において、 1はキー

- 4 -

を入力すると、リフレンシュメモリ4の1~2 4行のデータは、2~25行のデータに普換えられて、1 行目 # 1 のデータが C B T 6 の面面 から消えることになる。

これに対して、この発明の表示制御方式では、 スクロールさせたい最初の行と最後の行の情報 を記憶する手段を用いることによつて、表示値 面上の任意の範囲の表示データだけがスクロー ルアップまたはスクロールダウンできるように している。

したがつて、CRTの表示容量が24行のとき、3~24行をスクロールアップさせれば、第1図の1行目#1のタイトルや2行目#2の西歴年のように、作表上から常に表示させておきたい固定パターンはスクロールされず、3~24行のデータだけをスクロールさせることが可能となる。

第3図は、この発明のキーポードデイスプレ イ袋電の表示制御方式を実施するために使用される表示制御回路の要部構成の一例を示すプロ

\_ 6 \_

特開昭57- 94785(含)

ツク図である。図面において、7は制御部、8はメイミング調御部、9はスタートアドレスランチ 四路、10は第1のメモリアドレスカウンタ、11は第2のメモリアドレスカウンタ、12はアンドアンスカウンスクラ、13はエンドアドレスラフテムのが、14はマルナブレクサ、15はパンフアメモリ、16はメモリを示し、また、3Cはスクロール指示信号、8C-ENDはスクロール接てはメモリ16への数出し/書込みを制御するための制御信号、READ/WRITEは、設出し/書込み信号、Ti~Tiはタイミング信号を示す。

次の第4回は、第3回の回路の動作を説明するためのタイムテヤートである。回面の各個号波形に付けられた符号は、第3回の符号位置に対応している。

てこでの説明では、先の第1図に示した表を 作成する場合とし、またCRTの表示容量も2 4行分であるとする。

第3図のスタートアドレスラッテ回路 9.は、 一フー

状態では、第1と第2のメモリアドレスカウンタ10と11は、データ要示のために、1行目に対応するメモリ16の1行目の先頭アドレスから、最後の行である24行目の最後のアドレスまでをスキャンしている。

第1と第2のナドレスカウンダ10と11の

スクロールのスタートの行が指定されたとき。 その行に対応するメモリ 1 6 の先級アドレスを セットする回路である。また、エンドアドレス ラッチ回路 1 3 は、スクロールのエンドの行が 指定されたとき、その行に対応するメモリ 1 6 の行の最後のアドレスをセットする回路である。

この発明の表示制御方式によれば、スクロールアップとスクロールダウンとが可能であるが、まず、スクロールアップを行う場合について説明する。

との場合のスクロールの行の指定は、図示されないキーの操作によつて行われ、例えばスクロールのスタートの行として3行目が、またエンドの行として24行目が指定されたとすれば、これらが制御部でによつて解説され、スタートアドレスラッチ回路9にはメモリ16の3行目の先頭アドレスが、エンドアドレスラッチ回路13には24行の最後のアドレスがそれぞれセットされることになる。

表示容量を超えないデータが入力されている --8-

出力は、マルチアレクサ14によつて選択され、 第4図のTiのタイミングでは第2のアドレスカ ウンタ11のアドレスが、Tiのタイミングでは 第1のアドレスカウンタ10のアドレスが、そ れぞれ出力され、またTiのタイミングでは第1 と第2のアドレスカウンタ10と11のカウン トアップが行われる。

- 10 -

特開昭57- 94785(4)

以下、同様な動作が順次構返えされ、第2のアドレスカウンタ11の内容がエンドアドレスラッテ国路13の内容と一致すると、コンパレータ12からスクロール終了信号SC-ENDが動御部7へ出力されて、タイミング制御部8の動作が停止される。

とのような動作によつて、メモリ 1 6 においては、今までの 3 ~ 2 4 行のデータが、 4 ~ 2 5 行のデータと 替換えられて 配像され、 1 行目と 2 行目のデータはそのまま 残されることになる。

次に26行目のデータが入力されると、同様な動作が行われて、メモリ16の3~24行に相当する第1数の4~25行のデータは、5~26行のデータに審換えられる。

したがつて、との発明の表示制勢方式によれば、タイトルや西原年のような固定ペターンの行については、スタロールアップによつでも西面から消え去ることはなく、3~24行のデータ部分のみがスクロールされるので、操作中は

- 11 -

トダウンさせる。

なお、以上の実施例の説明では、スクロールの範囲を記憶させる手数を1組だけ使用しているが、このような記憶手段を2組またはそれ以上設ければ、スクロールされる範囲も、2個所またはそれ以上に進ぶことが可能となる。

以上に詳細に説明したとのの方式では、 ・ボードディスプレイ教師の方式でも、 ・ボードとCRTと制御をといいるののでは、 ・ボードとこれでと対していいっとの情報にあります。 がおいれていいっとができないでしたができないできません。 にはかったの行をといいっとではいいできません。 がおいていいのでは、 がおいていいっとではいいできません。 のでは、 がおいていいのでは、 がおいていいのでは、 がおいていいのでは、 がおいていいのでは、 のでは、 がないに、 がないでいいでは、 がないでいいのでは、 のでは、 がないでいいのでは、 のでは、 の

したがつて、との発明の表示制御方式を用いれば、タイトルや面歴年、スケール等の固定パターンは、表示容量を超えるデータが入力され

協のこと、最後の31行目の合計のデータが 入力される時点でも、タイトルや西歴年等を明、 確に知ることができる。

また、スタロールダウンの場合には、スタートアドレスとエンドアドレスとを逆におおいるの人はスタートアドレスラッチ回路リスをセットし、エンリン・ロットリン・ロットリン・ロットリン・ロットでは、第2のメモリアドレスをセットするとともに、第2のメモリアドレスカウンタートでは、スタートアドレスカウンターには、スタートアドレスカウンターには、スタートアドレスカウンターには、スタートアドレスオウンターには、スタートアドレスオースト教を減算した23行目の先頭アドレスをセットすればよい。

これらの指定は、キーの操作によるスクロールダウンとスタートの行およびエンドの行の指示操作によつで行い、制御部7がこれらを解読して、スクートアドレスラッチ回路 9 やエンドアドレスラッチ回路 1 3 等へアドレスをセントする。また、第1と第2のアドレスカウンタリロと11は、第4図のT<sub>3</sub>のタイミングでカウン

- 12 -

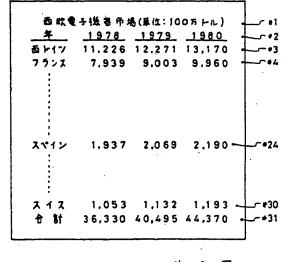
ても、表示画面上に常に表示させることが可能となり、操作性が向上されるので、 額入力操作の発生が防止されるとともに、処理能率も著しく高めることができる。そして、そのために使用される回路手段も、 簡単に 成成することができるので、コスト面からも有利である、等の多くの優れた効果が達成される。

4.超面の簡単な説明

第1 図はターミナル 接世によつで作成したい 表の一例、第2 図は従来のターミナル 接世の 森 成を示すプロック図、第3 図はこの発明のキー ボードディスプレイ接世の 表示制 御 写 的で 実施 するために使用される表示制 御 回路の 要 部 様 成 の一例を示すプロック 図、第4 図は第3 図の 回 路の動作を説明するためのタイムチャートである。

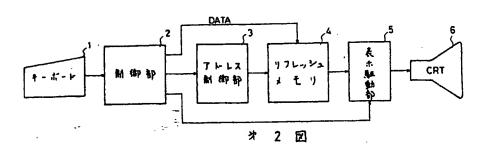
図面において、7 は制御部、8 はタイミング 制御部、9 はスタートアドレスランチ回路、1 0 は割1のメモリアドレスカウンダ、1 1 は第 2 のメモリアドレスカウンタ、1 2 はコンペレ ー s、 1 3 はエンドアドレスラッチ 個路、 1 4 はマルチブレクサ、 1 5 はパッフアメモリ、 1 6 はメモリを示す。

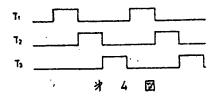
特許出部人 株式会社 リ コ ー 同 代思人 弁 理 士 宮川 俊 泰



\* 1 図

**— 15 —** 





## 特開昭57- 94785(6)

